

# 14

## Semiconductor Electronics- Substance, Devices and Simple Circuit

# अर्द्धचालक इलेक्ट्रॉनिक्स-पदार्थ, युक्तियाँ तथा सरल परिपथ प्रश्नावली

**प्रश्न 1.** किसी *n*-प्रकार के सिलिकॉन में निम्नलिखित में से कौन-सा प्रकथन सत्य है?

- (a) इलेक्ट्रॉन बहुसंख्यक वाहक हैं और त्रिसंयोजी परमाणु अपमिश्रक हैं।
- (b) इलेक्ट्रॉन अल्पसंख्यक वाहक हैं और पंचसंयोजी परमाणु अपमिश्रक हैं।
- (c) विवर (होल) अल्पसंख्यक वाहक हैं और पंचसंयोजी परमाणु अपमिश्रक हैं।
- (d) विवर (होल) बहुसंख्यक वाहक हैं और त्रिसंयोजी परमाणु अपमिश्रक हैं।

**हल**

(c) *n*-टाइप अर्द्धचालक में Ge या Si शुद्ध अर्द्धचालक में पंचसंयोजी तत्व की अशुद्धियाँ मिलायी जाती हैं। *n*-टाइप अर्द्धचालक में इलेक्ट्रॉन बहुसंख्यक तथा विवर अल्पसंख्यक होते हैं।

**प्रश्न 2.** प्रश्न 1 में दिए गए कथनों में से कौन-सा *p*-टाइप के अर्द्धचालकों के लिए सत्य है?

**हल** *p*-टाइप अर्द्धचालक Ge या Si में त्रिसंयोजी अशुद्धि से युक्त परमाणु मिलाया जाता है। *p*-टाइप अर्द्धचालक में इलेक्ट्रॉन अल्पसंख्यक तथा विवर बहुसंख्यक होते हैं।

**प्रश्न 3.** कार्बन, सिलिकॉन और जर्मेनियम, प्रत्येक में चार संयोजक इलेक्ट्रॉन हैं। इनकी विशेषता ऊर्जा बैंड अन्तराल द्वारा पृथक्कृत संयोजकता और चालन बैंड द्वारा दी गई हैं, जो क्रमशः:  $(E_g)_C$ ,  $(E_g)_{Si}$  तथा  $(E_g)_{Ge}$  के बराबर हैं। निम्नलिखित में से कौन-सा प्रकथन सत्य हैं?

- |   |   |
|---|---|
| (a) $(E_g)_{Si} < (E_g)_{Ge} < (E_g)_C$ | (b) $(E_g)_C < (E_g)_{Ge} > (E_g)_{Si}$ |
| (c) $(E_g)_C > (E_g)_{Si} > (E_g)_{Ge}$ | (d) $(E_g)_C = (E_g)_{Si} = (E_g)_{Ge}$ |

**हल** (c) कार्बन के लिए ऊर्जा बैंड गेप अधिकतम तथा Si के लिए न्यूनतम होता है।

**प्रश्न 4.** बिना बायस *p-n* सन्धि से, होल *p*-क्षेत्र में *n*-क्षेत्र की ओर विसरित होते हैं, क्योंकि

- (a) *n*-क्षेत्र में मुक्त इलेक्ट्रॉन उन्हें आकर्षित करते हैं।
- (b) ये विभवान्तर के कारण सन्धि के पार गति करते हैं।
- (c) *p*-क्षेत्र में होल-सान्दर्भ, *n*-क्षेत्र में इनकी सान्दर्भ से अधिक है।
- (d) उपरोक्त सभी

**हल** (c) एक अनबॉयड  $p-n$  सन्धि में आवेश वाहकों का विसर्जन उच्चतम सान्द्रता से निम्नतम सान्द्रता की ओर होता है। अतः  $p$  क्षेत्र में कोटर की सान्द्रता  $n$  क्षेत्र की अपेक्षा अधिक है।

**प्रश्न 5.** जब  $p-n$  सन्धि पर अग्र अभिनत बायस अनुप्रयुक्त किया जाता है, तब यह

- विभव रोधक बढ़ाता है।
- बहुसंख्यक वाहक धारा को शून्य कर देता है।
- विभव रोधक को कम कर देता है।
- उपरोक्त में से कोई नहीं।

**हल** (c) जब  $p-n$  सन्धि में अग्र अभिनत सन्धि रखी जाती है, आरोपित विभवान्तर सन्धि में विभव प्राचीर के विपरीत होता है अतः विभव प्राचीर (सन्धि में) क्षीण हो जाता है।

**प्रश्न 6.** ट्रॉजिस्टर की क्रिया हेतु निम्नलिखित में से कौन-से कथन सही हैं

- आधार, उत्सर्जक और संग्राहक क्षेत्रों की आमाप और अपमिश्रण सान्द्रता समान होनी चाहिए।
- आधार क्षेत्र बहुत बारीक और कम अपमिश्रित होना चाहिए।
- उत्सर्जक सन्धि अग्र अभिनत है और संग्राहक सन्धि उत्कम अभिनत है।
- उत्सर्जक सन्धि और संग्राहक सन्धि दोनों ही अग्र अभिनत हैं।

**हल** (b), (c)

$$\text{ट्रॉजिस्टर हेतु } \beta = \frac{I_C}{I_B}$$

अथवा

$$\begin{aligned} I_B &= \frac{I_C}{\beta} \\ R &= \frac{V}{I_B} \\ &= \frac{V}{I_C} \cdot \beta \end{aligned}$$

i.e.,

$$R \propto \frac{1}{I_C}$$

अतः  $R_{in}$  धारा के व्युत्क्रमानुपाती होता है उच्च संग्राहक धारा हेतु  $R_{in}$  अत्य होना चाहिए तथा आधार क्षेत्र बहुत क्षीण होता है उत्सर्जन सन्धि अग्र अभिनत तथा संग्राहक सन्धि अभिनत होती है।

**प्रश्न 7.** किसी ट्रॉजिस्टर प्रवर्धक के लिए वोल्टता लब्धि

- सभी आवृत्तियों के लिए समान रहती है।
- उच्च और निम्न आवृत्तियों पर उच्च होती है तथा मध्य आवृत्ति परिसर में अचर रहती है।
- उच्च और निम्न आवृत्तियों पर कम होती है और मध्य आवृत्तियों पर अचर रहती है।
- उपरोक्त में से कोई नहीं।

**हल**

- वोल्टेज लाभ उच्च तथा निम्न आवृत्तियों पर कम है तथा मध्य आवृत्ति पर वोल्टेज लाभ नियत रहता है।

**प्रश्न 8.** अर्द्ध तरंग दिष्टकरण में, यदि निवेश आवृत्ति  $50 \text{ Hz}$  है तो निर्गत आवृत्ति क्या है? समान निवेश आवृत्ति हेतु पूर्ण तरंग दिष्टकारी की निर्गत आवृत्ति क्या है?

**हल** अर्द्ध तरंग दिष्टकारी केवल AC के अर्द्धचक्र को प्रवर्धित करता है यह केवल निवेशी सिग्नल के आधे चक्र में धारा प्रवाहित करता है, जबकि पूर्ण तरंग दिष्टकारी सम्पूर्ण चक्र को प्रवर्धित करता है। अर्द्ध तरंग दिष्टकारी की निर्गत आवृत्ति =  $50 \text{ Hz}$  पूर्ण तरंग दिष्टकारी की निर्गत आवृत्ति =  $2 \times 50 = 100 \text{ Hz}$

**प्रश्न 9.** CE-ट्रांजिस्टर प्रवर्धक हेतु  $2 \text{ k}\Omega$  के संग्राहक प्रतिरोध के सिरों पर घनि वोल्टता  $2 \text{ V}$  है। मान लीजिए कि ट्रांजिस्टर का धारा प्रवर्धन गुणांक  $100$  है। यदि आधार प्रतिरोध  $1 \text{ k}\Omega$  है तो निवेश संकेत (signal) वोल्टता और आधार धारा परिकलित कीजिए।

**हल** दिया है, संग्राहक प्रतिरोध ( $R_{out}$ ) =  $2 \text{ k}\Omega = 2000 \Omega$

$$\text{धारा प्रवर्धन गुणांक } (\beta) = 100$$

$$\text{निर्गत वोल्टता } (V_{out}) = 2 \text{ V}$$

$$\text{आधार प्रतिरोध } (R_{in}) = 1 \text{ k}\Omega = 1000 \Omega$$

$$\therefore \text{वोल्टता लाभ } (A_V) = \frac{V_{out}}{V_{in}} = \beta \cdot \frac{R_{out}}{R_{in}}$$

$$\begin{aligned} \therefore \text{निवेशी सिग्नल वोल्टेज } (V_{in}) &= \frac{V_{out}}{\beta \cdot (R_{out}/R_{in})} \\ &= \frac{2}{100(2000/1000)} \end{aligned}$$

$$= 0.01 \text{ V}$$

$$\begin{aligned} \text{आधार धारा } (I_B) &= \frac{V_{in}}{R_{in}} \\ &= \frac{0.01}{1000} = 10 \times 10^{-6} \text{ A} = 10 \mu\text{A} \end{aligned}$$

**प्रश्न 10.** एक के पश्चात् एक ब्रेणीक्रम सोपानित में दो प्रवर्धक संयोजित किए गए हैं। प्रथम प्रवर्धक की वोल्टता लब्धि  $10$  और द्वितीय की वोल्टता लब्धि  $20$  है। यदि निवेश संकेत  $0.01$  वोल्ट है तो निर्गत प्रत्यावर्ती संकेत का परिकलन कीजिए।

**हल** दिया है, प्रथम प्रवर्धक का वोल्टेज लाभ ( $A_{V_1}$ ) =  $10$

$$\text{द्वितीय प्रवर्धक का वोल्टेज लाभ, } (A_{V_2}) = 20$$

$$\text{निवेशी वोल्टेज } (V_i) = 0.01 \text{ V}$$

$$\text{वोल्टता लाभ } (A_V) = \frac{V_o}{V_i} = A_{V_1} \times A_{V_2}$$

$$\therefore \frac{V_o}{0.01} = 10 \times 20$$

$$V_o = 2 \text{ V}$$

**प्रश्न 11.** कोई  $p-n$  फोटोडायोड 2.8 eV बैंड अन्तराल वाले अर्द्धचालक से संविरचित है। क्या यह 6000 nm की तरंगदैर्घ्य का संसूचन कर सकता है?

$$\text{हल} \quad \text{ऊर्जा } (E) = \frac{hc}{\lambda} = \frac{6.6 \times 10^{-34} \times 3 \times 10^8}{6000 \times 10^{-9} \times 1.6 \times 10^{-19}} \text{ eV} \quad [\because 1\text{m} = 10^9 \text{ nm}] \\ = 2.06 \text{ eV}$$

बैंड अन्तराल 2.8 eV है तथा ऊर्जा  $E$  बैंड अन्तराल से कम है ( $E < E_g$ )। अतः  $p-n$  सन्धि दी गयी तरंगदैर्घ्य को संसूचित नहीं कर सकता है।

## विविध प्रश्नावली

**प्रश्न 12.** सिलिकॉन परमाणुओं की संख्या  $5 \times 10^{28}$  प्रति  $\text{m}^3$  है। यह साथ ही साथ आर्सेनिक के  $5 \times 10^{22}$  परमाणु प्रति  $\text{m}^3$  और इंडियम के  $5 \times 10^{20}$  परमाणु प्रति  $\text{m}^3$  से अपमिश्रित किया गया है। इलेक्ट्रॉन और होल की संख्या का परिकलन कीजिए। दिया है कि  $n_1 = 1.5 \times 10^{16} \text{ m}^{-3}$ । दिया गया पदार्थ  $n$ -प्रकार का है या  $p$ -प्रकार का?

हल हम जानते हैं कि प्रत्येक आर्सेनिक परमाणु की अशुद्धि हेतु एक मुक्त इलेक्ट्रॉन प्राप्त होता है इसी प्रकार इंडियम में एक मुक्त कोटर होता है।

अतः पाँच संयोजी अशुद्धि से उत्पन्न मुक्त इलेक्ट्रॉनों की संख्या

$$n_e = N = 5 \times 10^{22} \text{ m}^3 \quad \dots(i)$$

त्रिसंयोजी से कोटर की संख्या

$$n_h - n_e = 5 \times 10^{22} - 5 \times 10^{20} \\ = 4.95 \times 10^{20} \quad \dots(ii)$$

$$\therefore (n_e + n_h)^2 = (n_e - n_h)^2 + 4n_e n_h \\ n_e + n_h = \sqrt{(4.95 \times 10^{22})^2 + 4(1.5 \times 10^{16})^2} \quad \dots(iii)$$

समी (iii) व समी (ii) को जोड़ने पर,

$$2n_e = 4.95 \times 10^{22} + \sqrt{(4.95 \times 10^{22})^2 + 4(1.5 \times 10^{16})^2} \\ n_e = \frac{1}{2} [4.95 \times 10^{22} + \sqrt{(4.95 \times 10^{22})^2}] \\ = 4.95 \times 10^{22} / \text{m}^3$$

अब,  
अथवा

$$n_i^2 = n_h \times n_e \\ n_h = \frac{n_i^2}{n_e} = \frac{(1.5 \times 10^{16})^2}{4.95 \times 10^{22}} \\ = 4.54 \times 10^9 / \text{m}^3$$

अतः यहाँ इलेक्ट्रॉनों की संख्या ( $n_e = 4.95 \times 10^{22}$ ) होल की संख्या ( $n_h = 4.5 \times 10^9$ ) से अधिक है। अतः पदार्थ  $n$ -प्रकार का चालक है।

**प्रश्न 13.** किसी नैज अर्द्धचालक में ऊर्जा अन्तराल  $E_g$  का मान 1.2 eV है। इसकी होल गतिशीलता इलेक्ट्रॉन गतिशीलता की तुलना में काफी कम है तथा ताप पर निर्भर नहीं है। इसकी 600 K तथा 300 K पर चालकताओं का क्या अनुपात है? यह मानिए कि नैज वाहक सान्द्रता  $n_i$  की ताप निर्भरता इस प्रकार व्यक्त होती है।

$$n_i = n_0 \exp - \left( \frac{E_g}{2k_B T} \right)$$

जहाँ,  $n_0$  एक स्थिरांक है।

हल दिया है, नैज वाहक सान्द्रता  $n_i = n_0 e^{-E_g / 2k_B T}$  तथा ऊर्जा अन्तराल  $E_g = 1.2 \text{ eV}$

$$k_B = 8.62 \times 10^{-5} \text{ eV/K}$$

$T = 600 \text{ K}$  हेतु,

$$n_{600} = n_0 e^{-E_g / 2k_B \times 600} \quad \dots(i)$$

$T = 300 \text{ K}$  हेतु,

$$n_{300} = n_0 e^{-E_g / 2k_B \times 300} \quad \dots(ii)$$

सभी (i) को सभी (ii) से भाग देने पर,

$$\begin{aligned} \frac{n_{600}}{n_{300}} &= e^{\left[ \frac{E_g}{2k_B} \left( \frac{1}{600} - \frac{1}{300} \right) \right]} \\ &= e^{\frac{E_g}{2k_B} \left( \frac{1}{300} - \frac{1}{600} \right)} \\ &= e^{2 \times \frac{1}{\times 10^{-5}} \left( \frac{1}{600} \right)} \\ &= e^{11.6} = (2.718)^{11.6} \quad (\because e = 2.718) \\ &= \times 10^5 \end{aligned}$$

माना चालकताएँ क्रमशः  $\sigma_{600}$  तथा  $\sigma_{300}$  हैं।

$$\frac{\sigma_{600}}{\sigma_{300}} = \frac{n_{600}}{n_{300}} = 1.1 \times 10^5 \quad (\because \sigma = e n \mu_e)$$

**प्रश्न 14.** किसी  $p-n$  सन्धि डायोड में धारा  $I$  को इस प्रकार व्यक्त किया जा सकता है

$$I = I_0 \exp \left( \frac{eV}{2k_B T} - 1 \right)$$

जहाँ  $I_0$  को उत्क्रमित संतुप्त धारा कहते हैं,  $V$  डायोड के सिरों पर वोल्टता है तथा यह अग्र अभिन्नत के लिए घनात्मक तथा अभिन्नत के लिए ऋणात्मक है।  $I$  डायोड से प्रवाहित धारा है,  $k_B$  वोल्ट-ज्बामान नियतांक ( $8.6 \times 10^{-5} \text{ eV/K}$ ) है तथा  $T$  परम ताप है। यदि किसी दिए गए डायोड के लिए  $I_0 = 5 \times 10^{-12} \text{ A}$  तथा  $T = 300 \text{ K}$  है, तब

- (a) 0.6 V अग्रदिशिक वोल्टता के लिए अग्रदिशिक धारा क्या होगी?
- (b) यदि डायोड के सिरों पर वोल्टता को बढ़ाकर 0.7 V कर दें तो धारा में कितनी वृद्धि हो जाएगी?
- (c) गतिक प्रतिरोध कितना है?
- (d) यदि पश्चदिशिक (उत्क्रम) वोल्टता को 1 V से 2 V कर दें तो धारा का मान क्या होगा?

हल दिया है,  $I_0 = 5 \times 10^{-12} \text{ A}$ ,  $T = 300 \text{ K}$

$$\begin{aligned}k_B &= 8.6 \times 10^{-5} \text{ eV/K} \\&= 8.6 \times 10^{-5} \times 1.6 \times 10^{-19} \text{ J/K}\end{aligned}$$

(a) वोल्टेज ( $V$ ) = 0.6 V

$$\therefore \frac{eV}{k_B T} = \frac{1.6 \times 10^{-19} \times 0.6}{8.6 \times 10^{-5} \times 1.6 \times 10^{-19} \times 300} = 23.26$$

सचि डायोड धारा समीकरण

$$\begin{aligned}I &= I_0 e^{\left[ \frac{eV}{k_B T} - 1 \right]} \\&= 5 \times 10^{-12} (e^{23.26} - 1) \\&= 5 \times 10^{-12} (1.259 \times 10^{10} - 1) \\&= 5 \times 10^{-12} \times 1.259 \times 10^{10} = 0.063 \text{ A}\end{aligned}$$

(b) वोल्टेज  $V = 0.7 \text{ V}$

$$\therefore \frac{eV}{k_B T} = \frac{1.6 \times 10^{-19} \times 0.7}{8.6 \times 10^{-5} \times 1.6 \times 10^{-19} \times 300} = 27.14$$

$$\begin{aligned}\text{अब } I &= I_0 e^{\frac{eV}{k_B T} - 1} \\&= 5 \times 10^{-12} (e^{27.14} - 1) \\&= 5 \times 10^{-12} (6.07 \times 10^{11} - 1) \\&= 5 \times 10^{-12} \times 6.07 \times 10^{11} = 3.035 \text{ A}\end{aligned}$$

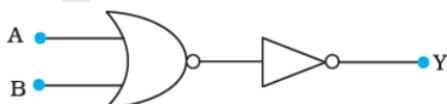
धारा परिवर्तन  $\Delta I = 3.035 - 0.063 = 2.9 \text{ A}$

(c)  $\Delta I = 2.9 \text{ A}$ , वोल्टेज  $\Delta V = 0.7 - 0.6 = 0.1 \text{ V}$

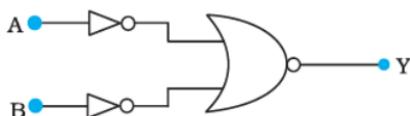
$$\begin{aligned}\text{गत्यात्मक प्रतिरोध } R_d &= \frac{\Delta V}{\Delta I} \\&= \frac{0.1}{2.9} = 0.03448 \Omega\end{aligned}$$

(d) जैसे ही विभवान्तर 1 V से 2 V में परिवर्तित होता है तब लगभग धारा  $I_0 = 5 \times 10^{-12} \text{ A}$  होगी क्योंकि डायोड उक्तम अभिन्नत में अनन्त प्रतिरोध रखता है।

**प्रश्न 15.** आपको चित्र में दो परिपथ दिए गए हैं। यह दर्शाइए कि परिपथ (a) OR गेट की भाँति व्यवहार करता है जबकि परिपथ (b) AND गेट की भाँति कार्य करता है।

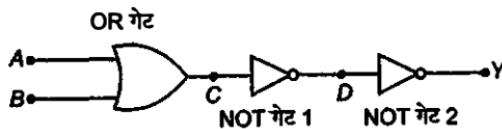


(a)



(b)

हल (a) गेट विभाजन



सत्यता सारणी

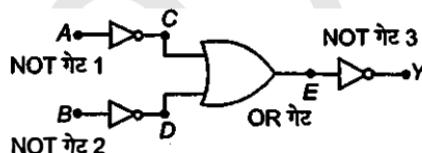
A	B	C	D	Y
0	0	0	1	0
0	1	1	0	1
1	0	1	0	1
1	1	1	0	1

A व B निवेशी हैं C निर्गत है OR गेट हेतु NOT गेट 1 का निर्गत D तथा NOT गेट 2 का निर्गत Y तथा निवेशी D है।

A	B	Y
0	0	0
0	1	1
1	0	1
1	1	1

अतः यह OR गेट के समान है।

(b) गेट विभाजन



सत्यता सारणी

A	B	C	D	E	Y
0	0	1	1	1	0
1	0	0	1	1	0
0	1	1	0	1	0
1	1	0	0	0	1

यहाँ A व B निवेशी हैं, C निर्गत हैं A के लिए, D निर्गत है B के लिए तथा E, OR गेट का निर्गत व NOT गेट 3 का निवेशी हैं, तो Y अन्तिम निर्गत है।

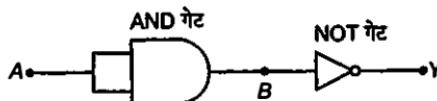
A	B	Y
0	0	0
1	0	0
0	1	0
1	1	1

यह AND गेट के समान है अतः परिपथ AND गेट की भाँति कार्य करता है।

**प्रश्न 16.** नीचे दिए गए चित्र में संयोजित NAND गेट संयोजित परिपथ की सत्यता सारणी बनाइए।

अतः इस परिपथ द्वारा की जाने वाली यथार्थ तर्क संक्रिया का अभिनिधारण कीजिए।

हल गेट विभाजन



अतः सत्यता सारणी को निम्न प्रकार से बनाया जा सकता है।

A	B	Y
0	0	1
1	1	0

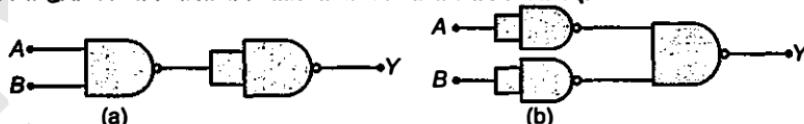
चूंकि AND गेट का निर्गत B है तथा NOT गेट का निवेशी भी B है, तो निवेशी A तथा निर्गत Y हेतु

सत्यता सारणी

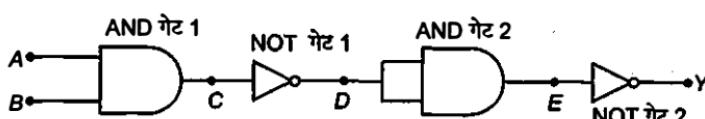
A	Y
0	1
1	0

यह NOT गेट के समान है, अतः संक्रिया इसी के द्वारा होती है।

**प्रश्न 17.** निम्न चित्र के अनुसार परिपथ दिए गए हैं जिनमें NAND गेट जुड़े हैं। इन दोनों परिपथों द्वारा की जाने वाली तर्क संक्रियाओं का अभिनिधारण कीजिए।



हल (a) गेट विभाजन



A	B	C	D	E	Y
0	0	0	1	1	0
0	1	0	1	1	0
1	0	0	1	1	0
1	1	1	0	0	1

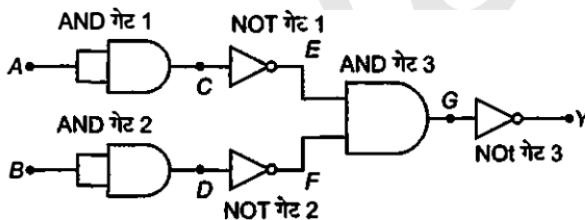
AND गेट 1 का निर्गत C है तथा NOT गेट 1 का निवेशी भी C ही है तथा D NOT गेट 1 का निर्गत तथा AND गेट 2 का निवेशी है AND गेट 2 का निर्गत तथा NOT गेट 2 का निवेशी E है, Y अन्तिम निर्गत है

सत्यता सारणी

A	B	Y
0	0	0
0	1	0
1	0	0
1	1	1

अतः दी गई लोजिक संक्रिया AND गेट की है।

(b) गेट विभाजन



A	B	C	D	E	F	G	Y
0	0	0	0	1	1	1	0
1	0	1	0	0	1	0	1
0	1	0	1	1	0	0	1
1	1	1	1	0	0	0	1

AND गेट 1 का निर्गत C है

AND गेट 2 का निर्गत D है

NOT गेट 1 का निर्गत E है

तथा NOT गेट 2 का निवेशी भी F है।

AND गेट 3 का निर्गत G है तथा NOT गेट 3 का निवेशी भी G है।

अतः यह OR गेट के समान है।

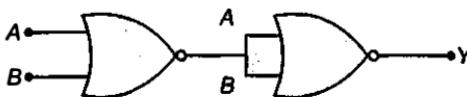
## सत्यता सारणी

A	B	Y
0	0	0
1	0	1
0	1	1
1	1	1

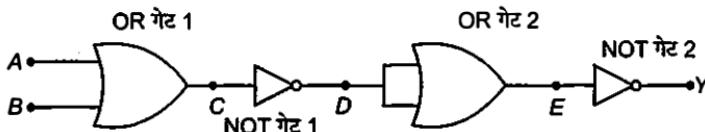
यह लोजिक संक्रिया OR गेट के समान है।

**प्रश्न 18.** चित्र में दिए गए NOR गेट युक्त परिपथ की सत्यता सारणी लिखिए और इस परिपथ द्वारा अनुपालित तर्क संक्रियाओं (OR, AND, NOT) को अभिनिर्धारित कीजिए।

(संकेत  $A = 0, B = 1$  तब दूसरे NOR गेट के निवेश  $A$  और  $B, 0$  होंगे और इस प्रकार  $Y = 1$  होंगा। इसी प्रकार  $A$  और  $B$  के दूसरे संयोजनों के लिए  $Y$  के मान प्राप्त कीजिए। OR, AND, NOT द्वारों की सत्यमान सारणी से तुलना कीजिए और सही विकल्प प्राप्त कीजिए।)



हल गेट विभाजन



A	B	C	D	E	Y
0	0	0	1	1	0
1	0	1	0	0	1
0	1	1	0	0	1
1	1	1	0	0	1

OR गेट 1 का निर्गत  $C$  है तथा NOT गेट 1 का निर्गत  $D$  है तथा NOT गेट 2 का निवेशी  $D$  है, OR गेट 2 का निर्गत  $E$  है तथा NOT गेट 2 का निवेशी भी  $E$  है।  $Y$  अन्तिम निर्गत है।

## सत्यता सारणी

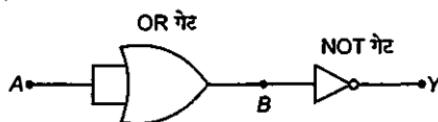
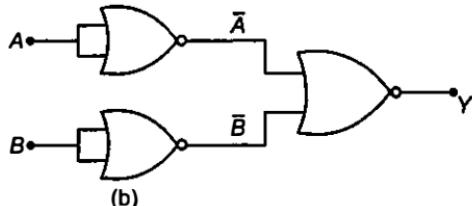
A	B	Y
0	0	0
1	0	1
0	1	1
1	1	1

अतः यह लोजिक संक्रिया OR गेट के समान है।

**प्रश्न 19.** चित्र में दर्शाए गए केवल NOR गेटों से बने परिपथ की सत्यमान (सत्यता) सारणी बनाइए। दोनों परिपथों द्वारा अनुपालित तर्क संक्रियाओं (OR, AND, NOT) को अधिनिर्धारित कीजिए।



(a) हल (a) गेट विभाजन



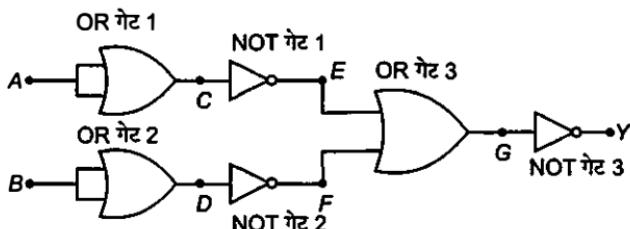
A	B	Y
0	0	1
1	1	0

OR गेट का निर्गत B है तथा NOT गेट का निवेशी भी B है।

अतः यह गेट NOT गेट के समान है।

A	Y
0	1
1	0

(b) गेट विभाजन



A	B	C	D	E	F	G	Y
0	0	0	0	1	1	1	0
1	0	1	0	0	1	1	0
0	1	0	1	1	0	1	0
1	1	1	1	0	0	0	1

OR गेट 1 का निर्गत C है तथा NOT गेट 1 का निवेशी भी C है।

OR गेट 2 का निर्गत D है तथा NOT गेट 2 का निवेशी भी D है।

NOT गेट 1 का निर्गत E है तथा NOT गेट 2 का निर्गत F है।

OR गेट 3 का निर्गत G है तथा NOT गेट 3 का निवेशी भी G है।

अतः AND गेट की सत्यता सारणी

A	B	Y
0	0	0
1	0	0
0	1	0
1	1	1

अतः यह संक्रिया AND गेट है।